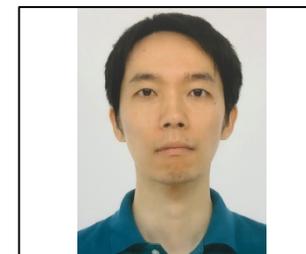


情報通信工学 VLSI・計算機 計算機アーキテクチャ・計算機システム

情報通信系 准教授 佐々木広



過去の研究実績	現在、注力している研究	今後取り組んでいきたい研究
<ol style="list-style-type: none">IoTシステムに適したハードウェアベースなセキュリティ技術プログラム内における命令間の依存関係の解析メニーコアプロセッサ向け高電力効率スケジューリング手法	<ol style="list-style-type: none">計算機アーキテクチャおよび計算機システムコンピュータセキュリティ次世代アプリケーションのワークロード解析	

<http://hiroshi-sasaki.github.io>, sasaki@ict.e.titech.ac.jp